



## STACLEAN REINRAUM PAPIER

### Leitfähig

- Elektrische Leitfähigkeit:  $10^6 \Omega$  oder weniger
  - Kopierfähig
  - Recyclebar

Effektiver Schutz gegen statische Aufladung während des Produktionsprozesses sowie während der Lagerung und Lieferung.

Einsetzbar als Einlage für Wafer, Leiterplatten und andere elektronische Produkte sowie zur Chipablage.

### Elektrische Eigenschaften (Test-Bedingungen: 20°C, 30% Luftfeuchtigkeit)

Oberflächenwiderstand ( $\Omega$ ) *1	Vorderseite	$1 \times 10^5$
	Rückseite	$1,3 \times 10^5$
Durchgangswiderstand ( $\Omega/\text{cm}^3$ ) *1		$1,19 \times 10^3$
Halbwertszeit der elektrischen Leitfähigkeit (Sek.) *2	Vorderseite	L.T. 0.1
	Rückseite	L.T. 0.1

Gemessene Werte, keine garantierten Werte

\*1 Gemessen mit Loresta AP

\*2 Gemessen mit STAITC HONESTMETER TYPE S-5109 nach Aufladung mit 10KV

### Zersetzungstest



10 Minuten  
nach dem  
Mischen

Wasserauflösung  
nach Stillstand

Nahezu vollständig aufgelöst. Recyclebar wie Standard Reinraum Papier STACLEAN RC.

#### Test Methode:

40g in 2x2 cm Stücke geschnittenes Papier wurden in 2 Liter Wasser gegeben und mit einer Standard Test Ausrüstung TAPPI Lösung gemischt. Nach Ablauf der Testzeit Ergebnis ausgewertet.

Art.-Nr.:	Größe:	Verpackungseinheit:
RPSCAS72A4	A4	5 x 250 Blatt
RPSCAS72A3	A3	5 x 250 Blatt

**hans j. michael gmbh**

HANS J. MICHAEL GmbH, Hart 11, 71554 Weissach i.T., Tel. 07191/9105-0, Fax 07191/9105-19  
e-mail: [office@hjm-reinraum.de](mailto:office@hjm-reinraum.de) Internet: <http://www.hjm-reinraum.de>